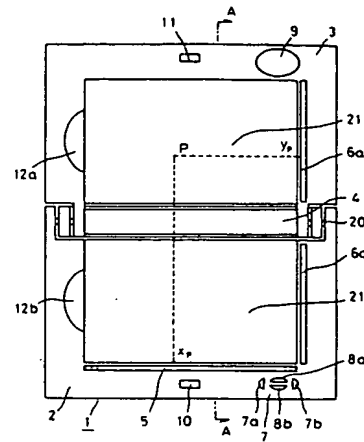
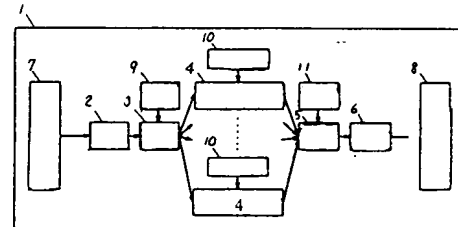


CONSTITUTION: The coordinate specifying and light emitting means provided on the guide frames 2 and 3 displays the coordinates X and Y at a desired point on the map placed in the area enclosed by the guide frames 2 and 3 of the board 1. When a driver follows and crosses the point displayed by the coordinate specifying and light emitting means with his eye through the use of a matrix line plate, for instance, the desired location on the map is clearly specified. According to electrical signals corresponding to the coordinates X and Y specified by the coordinate specifying and light emitting means, the relations between the traveling destination, transit point and the current position of the vehicle are displayed to navigate the vehicle. Consequently, the pages of map can be turned with one hand, and coordinates of a desired point on the map can be optically specified highly precisely and readily.

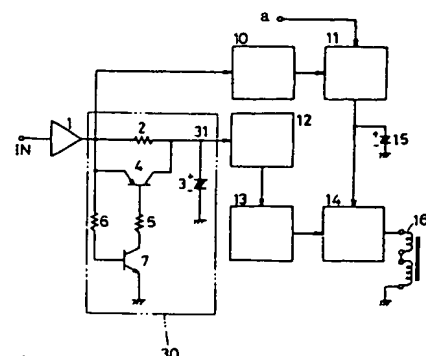


CONSTITUTION: The data inverter has a means 2 dividing input data series into blocks, a means 3 grouping and arranging data in the same block into several blocks, a means 4 inverting the grouped data in each group, a collecting means 5 collecting the inverted data from each group and arranging them to new blocks, and a block linking means 6 linking the obtained blocks and obtaining the inverted data series. Since the distributing means 3 group and arrange data belonging to each block into several blocks at random, data belonging to each group has no specific relation with original data series, inversion rules for a data inverting means which inverts data for each group cannot be readily estimated.



2: block dividing part, 3: data distributing part, 4: data inverting part, 5: data collecting part, 7: input data storage part, 8: output data storage part, 9: memory for storing data distributing rule, 10: inversion table, 11: memory for storing linking rule

CONSTITUTION: This device has a time constant circuit 30 to form the horizontal oscillation frequency switching signal which is smaller in the change rate at the time of switching the horizontal deflection frequency from the 2nd frequency to the 1st frequency than at the time of switching the same from the 1st frequency to the 2nd frequency higher than the 1st frequency from a horizontal deflection frequency switching signal. The output signal of the time constant circuit 30 is applied to an horizontal oscillation frequency switching circuit 12 which switches the oscillation frequency of the horizontal oscillation circuit 13 and is subjected to a level discrimination by a predetermined reference level. As a result, the oscillation frequency of the horizontal oscillation circuit 13 corresponding to the voltage applied from the switching power source circuit to the horizontal output circuit at the time of the switching of the horizontal deflection frequency can be set and, therefore, the overvoltage is prevented and the breakdown of the semiconductor elements, etc., in the horizontal output circuit is prevented.



10: B voltage switching circuit, 11: switching power source circuit, 14: horizontal output circuit, a: AC power source

⑩ 日本国特許庁(JP)

⑪ 特許出願公開

⑫ 公開特許公報(A) 平2-259689

⑬ Int.Cl.³

識別記号

庁内整理番号

⑭ 公開 平成2年(1990)10月22日

G 09 C 1/00

7343-5B

審査請求 未請求 請求項の数 1 (全8頁)

⑮ 発明の名称 データ転置装置

⑯ 特 願 平1-80351

⑰ 出 願 平1(1989)3月30日

⑱ 発 明 者	原 田 俊 治	大阪府門真市大字門真1006番地	松下電器産業株式会社内
⑱ 発 明 者	松 崎 な つ め	大阪府門真市大字門真1006番地	松下電器産業株式会社内
⑱ 発 明 者	館 林 誠	大阪府門真市大字門真1006番地	松下電器産業株式会社内
⑲ 出 願 人	松下電器産業株式会社	大阪府門真市大字門真1006番地	
⑳ 代 理 人	弁理士 栗 野 重 孝	外1名	

明 細 書

1. 発明の名称

データ転置装置

2. 特許請求の範囲

入力データ系列を、ある定められた個数毎のブロックに分割するブロック分割手段と、同一ブロックに属する各データを、定められたある分配規則にしたがって、いくつかのグループに分配し、配置するデータ分配手段と、各グループに分配配置されたデータを、定められたある転置規則に従って各グループ内で転置するデータ転置手段と、各グループにおいて転置されたデータを定められたある収集規則にしたがって新たなブロックに収集し、配置するデータ収集手段と、各ブロックのデータを結合し、転置された出力データ系列を得るブロック結合手段とを備えることを特徴とするデータ転置装置。

3. 発明の詳細な説明

産業上の利用分野

本発明は入力データ系列のある定まった転置規

則に従ってそのデータ位置を転置し、異なったデータ系列を出力するデータ転置装置に関する。

従来の技術

データ転置装置は画像・音声・数値データといった各種データの秘密通信に利用される暗号装置の基本構成要素であり、転置規則を秘密の鍵としている。

データ転置装置をハードウェアで構成する場合、高速処理が得られる反面、転置規則が固定的であるため、容易に転置規則が推定され安全性の面で好ましくない。一方マイコン等のソフトウェアで構成する場合、メモリに転置規則を蓄積し、これを更新することで逐時転置規則を変化させることができる。従って安全性の問題は解決する。しかし転置処理の速度はハードウェアで構成する場合と比較して遅くなる。また安全性を考慮した転置規則をいかに効率良く生成するかという新たな問題が生じる。

以下ではマイコン等によるソフトウェアで実現したデータ転置装置の従来例について述べる。

従来例1

第3図は従来より広く用いられているデータ転置装置の例である(以下従来例1と称する。例えば特開昭63-53584の従来技術の項公報)。同図(a)において31は従来例1の構成によるデータ転置装置、32はデータ転置部、33は入力データ格納部、34は出力データ格納部、35は転置規則を格納する転置テーブルである。

この転置装置の動作は以下の通りである。転置すべきN個の入力データ系列は、33の入力データ格納部に一旦格納され、32のデータ転置部に送られる。32のデータ転置部に送られたデータは、そこで35の転置テーブルに従って、そのデータ位置が転置され、34の出力データ格納部に格納される。そして転置された出力データ系列として出力される。

同図(b)は転置テーブルである。従来例1ではN個のデータを転置する大きさの転置テーブルが必要である。転置テーブルの参照はそのアドレスを指定することにより行う。同図に示すように、大

$\lceil \log_2 N \rceil$ (ビット)

であるので、大きさNの転置テーブルに必要なメモリ容量は

$$M1 = N * \lceil \log_2 N \rceil \text{ (ビット)} \quad (1)$$

となる。ここで $\lceil a \rceil$ は $a \leq b$ を満たす最小の整数bを表す。具体的に大きさ $N=64$ の転置テーブルには、 $M1=384$ ビットのメモリ容量が必要である。

・転置テーブルの生成

転置規則は以下の条件を満たすように生成される必要がある。(但し条件1は転置規則の生成において満たすべき必要十分条件であるが、条件2)、3)は安全性を高めるための十分条件である。)

条件1) 同じ位置に重複して転置されない

$p_i (1 \leq i \leq N, 1 \leq p_i \leq N)$ はそれぞれ相異なる

条件2) 偏りなくランダムに転置される

条件3) 全てのデータが転置される($p_i \neq i$)

条件1を実現するため、従来から疑似乱数発生器(N以下の自然数を発生する)を使用して、転

置とNの転置テーブルにはそのアドレス $i (1 \leq i \leq N)$ のメモリ領域に、i番目の位置のデータの転置すべき位置 $p_i (1 \leq p_i \leq N)$ が格納されている。つまりこのテーブルにしたがって、i番目の位置にあったデータは p_i 番目の位置に転置される。

第4図は従来例1の構成によるデータ転置装置のデータ転置部および転置テーブルの例(この場合 $N=10$)である。同図(a)は転置テーブル、同図(b)はデータ転置部である。データ転置部では10個のデータが転置テーブルにしたがって、例えば先頭(入力データの1の位置)にあったデータ d_1 は先頭から5番目(出力データの5の位置)に転置され、また先頭から5番目(入力データの5の位置)にあったデータ d_5 は先頭から10番目(出力データの10の位置)に転置される。

・転置テーブルの容量

転置テーブルに格納される $p_i (1 \leq i \leq N)$ を記述するのに必要なメモリ容量は、

転置テーブルは生成される。すなわち乱数発生器のN個の出力値 $p_i (1 \leq i \leq N, 1 \leq p_i \leq N)$ がi番目のデータの転置先の位置として転置テーブルに格納される。

これらの条件を満たすため、以下のテーブル生成法が用いられている。

生成法: 乱数を1個ずつ発生し、条件を満たす乱数を1個ずつ決定していく。条件を満たさない乱数は棄却し、新たに乱数を発生する。この操作を条件を満たす乱数が得られるまで繰り返す。

この方法ではテーブルの大きさNの増加に伴って、テーブル生成に要する時間が多大となり、かつ生成に要する時間のばらつきが大きくなる。従って限られた時間内に転置テーブルを更新する必要のある場合に、テーブルの大きさNをある程度小さく設定する必要がある。しかし従来例1の構成においてテーブルの大きさNを小さくすることは、次に示す安全性の面から好ましくない。

・安全性

ここでは転置規則を悉皆的に推定し、転置されたデータ系列に対して、逆転置を施して元のデータ系列を復元するという転置規則の解読法に対する安全性について述べる。但しこのような解読が成功するのは、解読者が元のデータ系列に関してなんらかの情報(例えば使用言語、コード等)を知っている場合に限られる。つまり逆転置によってこれらの意味のあるデータが得られることで解読の成否を判定できる場合に限り解読可能となる。

このような解読を現実的に不可能にするため、転置規則を十分大きな母集合の中から選択する必要がある。

従来例1において、選択されるべき転置規則の母集合の大きさは、簡単のために条件1のみを満たす場合を考えると

$$N! \quad (2)$$

である。Nの値を転置規則を推定するのが困難なように、つまり(2)式が十分大きくなるように設定する(但し実際は他の条件をも満たす転置規則

の母集合の大きさを十分大きくする)。具体的には $N=32$ 程度で(2)式が 10^{16} 以上となり実用上安全となる。

従来例2

第5図にデータ転置装置の第2の従来例を示す(以下従来例2と称する、例えば特開昭81-107375公報)。これは入力データ系列をいくつかの小さなブロックに分割し、ブロック単位での転置(ブロック転置)と各ブロック内での転置の2段階構成を取っている。このことによりN個のデータを転置するのに必要な転置テーブルの大きさを小さくでき、その生成も容易になる。

同図において51は上記構成によるデータ転置装置であり、以下の各部で構成されている。52はブロック分割部、53はブロック転置部、54は各ブロック毎のデータ転置部、55はブロック結合部である。また56は入力データの格納部、57は出力データの格納部、58はブロック転置テーブル、59は各ブロック毎に定められた転置テーブルである。

この転置装置の動作は以下の通りである。転置すべき入力データ系列は、56の入力データ格納部に一旦格納され、52のブロック分割部に送られる。ブロック分割部で、分割され、53のブロック転置部に送られる。ブロック転置部では、58のブロック転置テーブルに従ってブロック単位でまとめて転置される(各ブロック内でのデータの位置は変わらない)。次にブロック転置された各データは各ブロック毎に54のデータ転置部に送られ各ブロック毎に59のデータ転置テーブルに従って各ブロック内で転置される。次に各ブロックの転置されたデータは55のブロック結合部で結合され、57の出力データ格納部に格納される。以下ではN:データ系列長、L:ブロック長、m:ブロック数と記す。

この構成によるデータの転置装置の具体例を第6図に示す。この例では $N=24$ 、 $L=8$ 、 $m=4$ である。以下にその動作を説明する。4個のブロックに分割されたデータは、まずブロック単位の転置(各ブロックの8個のデータをまとめて転

置する。但し各ブロック内でのデータの順序は変更されない。)が同図(b)に示すブロック転置テーブルを用いて施される。例えばブロック1はブロック3の位置に、またブロック2はブロック1の位置に転置される。次にブロック転置されたデータはそれぞれ各ブロック毎に定められたデータ転置テーブル(同図(c)に示す)に従って各ブロック内で転置される。たとえばブロック1の位置に転置された各データは、転置テーブル1にしたがって転置される。

・テーブル容量

データ長N、データ長L、ブロック数mのデータ転置装置に必要な転置テーブルのメモリ容量は

$$M2 = m * [\log_2 m] + (m * L) * [\log_2 L] \quad (\text{ビット}) \quad (3)$$

である。内訳はブロック転置テーブルに

$$m * [\log_2 m] \quad (\text{ビット}) \quad (4)$$

と、各ブロック毎の転置テーブルに

$$L * [\log_2 L] \quad (\text{ビット}) \quad (5)$$

である。第6図の例($N=24$ 、 $L=8$ 、 $m=4$)

では $M2=80$ ビットとなる。また従来例1と比較するため、 $N=64$ 、 $m=8$ の場合 $M2=216$ ビットとなり、従来例1の57%となる。このようにブロック数 m をうまく選べば必要なメモリ容量を従来例1の約半分に削減できる。

・テーブル生成

従来例2の構成によるデータ転置装置では、

大きさ m の転置テーブル1個

大きさ L の転置テーブル m 個

必要であるが、転置テーブルの大きさ m 、 L を \sqrt{N} ($<N$) 程度にすると、テーブル生成を従来例1と比較して容易にできる。つまりデータ長 $N=64$ の場合、従来例1では大きさ64の転置テーブルが必要であったが、従来例2ではブロック数 $m=8$ とすることで、大きさ8のテーブルを5つ生成すればよい。

・安全性

従来例2において、選択されるべき転置規則の母集合の大きさは、簡単のため条件1を満たす規則を考えると

各ブロックの転置テーブルはそれぞれ大きさ

$$L! \quad (7)$$

の転置規則の母集合から選ばれるため、この解読現実的に不可能にするためには式(7)を大きくしなければならない。

発明が解決しようとする課題

従来例1の構成によれば、転置テーブルの大きさを十分大きくとる必要があり、そのために生成時間が多大で、かつ一定でないため、頻繁に転置規則を更新させたい場合効率的でない。一方従来例2の構成によれば従来例1に比較して小さな(従来例1の大きさの平方根程度)転置テーブルで実現できるため、テーブルの生成時間を短縮でき、さらにメモリ容量も小さくすることが可能とされているが、前項で指摘したように各ブロック内で施されるデータの転置規則が転置されたデータの偏りから容易に推定される危険性があり安全性の面で好ましくない。

本発明は上述の問題点に鑑み試されたもので転置テーブルの生成時間及びテーブルのメモリ容量

$$m! * (L!)^m \quad (8)$$

である。式(8)を転置規則を推定するのが困難なように設定する(但し実際は他の条件をも満たす転置規則の母集合の大きさを十分大きくする)。

例えば $N=64$ 、 $m=L=8$ とすれば 10^{14} 程度となる。しかし、このように L と m を設定しても以下に示す問題点から安全といえない。

第6図の例において、ブロック1に転置されたデータ(転置されたデータ系列の1~6番目のデータ)は元のデータ系列のブロック2のデータ(元のデータ系列の7~12番目のデータ)を転置したものであることから分かるように、この構成によれば、各ブロックのデータはそれぞれそのブロック内に偏って転置される。すなわち各ブロック毎に独立に転置規則を推定されるという危険性を有している。つまり転置データの各ブロックに対して転置規則を推定して、元のデータ系列の一部(ブロック)を復元し、次に、ブロック転置テーブルを推定して元のデータ系列を復元するといった解読が可能である。

を従来例2程度にでき、かつ転置規則の推定を容易に行えないデータ転置を提供することを目的とする

課題を解決するための手段

本発明は上述した問題点を解決するため入力データ系列をブロックに分割する手段と、同一ブロックの各データをいくつかのグループに分配し配置する手段と、各グループに分配されたデータを各グループ内で転置する手段と、転置されたデータを各グループから収集し新たなブロックに配置する収集手段と得られたブロックを結合し転置データ系列を得る結合手段を備えたものである。

作用

本発明は分配手段が各ブロックに属するデータをいくつかのグループにランダムに分配配置することで各グループの属するデータは元のデータ系列に対してまったく偏りのないものになるため、データ転置手段の各グループ毎に行う転置規則を容易に推定できないものとしている。

すなわちグループ毎に転置規則を解読できない構

成を取っている。またグループ毎の転置を施すことで必要な転置テーブルのメモリ容量を小さくできる。

実施例

第1図は本発明によるデータ転置装置の実施例である。同図において、1は本発明の構成によるデータ転置装置であり、以下の各部分から構成される。2はブロック分割部、3はデータ分配部、4はデータ転置部、5はデータ収集部、6はブロック結合部であり、7は入力データ格納部、8は出力データ格納部、9はデータ分配規則を格納するメモリ、10は転置規則を格納する転置テーブル、11は結合規則を格納するメモリである。

この転置装置の動作は以下の通りである。転置すべきデータ系列は、7の入力データ格納部に一旦格納され、2のブロック分割部に送られる。そしてそこで先頭から順次ブロックに分割される。次に各ブロックのデータはブロック毎に、3の分配部に送られ、そこで9の分配規則に従って、いくつかのグループに分配配置される。次に各グル

に分けられる。次に各ブロックの8個のデータは同図(b)に示された分配規則に従って3個のグループに分配される(各ブロック共通にこの規則を用いる)。分配規則は次に示す通りとする。

- a) メモリにはブロックの各データをどのグループに分配するかのみを記述し、各グループでの配置は、そのグループへの分配順序に従う。

例えば最初にグループ1に分配されるデータはブロック1の1番目のデータであり、それはグループ1の1番目に分配配置される。次にグループ1に分配されるデータはブロック1の4番目のデータでありそれがこのグループの2番目に分配される。

次に各グループ内でそれぞれ転置規則にしたがってデータ位置が転置される。例えば、グループ1のデータは転置規則1に従って、1番目のデータは4番目に、2番目のデータは5番目というようにである。なお

- b) この例のように転置規則は左あるいは

ープに分配配置されたデータは4のデータ転置部に各グループ毎に送られ、10の転置テーブルに従って転置される。各グループで転置されたデータは5の収集部で10の収集規則に従って新たなブロックに収集され配置され、6のデータ結合部に送られ各ブロックが結合されて、8の出力データ格納部に格納される。そして最後に転置データ系列として出力される。なお分配規則メモリにはそのブロックの各データがどのグループのどの位置に配置するかが記述されている。また収集規則には各ブロックがどのグループのどの位置のデータを収集するか記述されている。以下で
N: データ長、m: ブロック数、L: ブロック長、k: グループ数、 $Q_j (1 \leq j \leq k)$: グループ長、と記す。なお各グループ長を同一としてもよい。

第2図に上記構成による具体例を示す。同図に示す具体例は、 $N=24$ 、 $m=3$ 、 $L=8$ 、 $k=3$ 、 $Q_1=9$ 、 $Q_2=6$ 、 $Q_3=9$ のデータ転置装置であり、その動作は以下の通りである。

24個のデータはまず8個ずつ3個のブロック

右巡回シフトで構成してもよい。

この場合転置テーブルのメモリ容量を減少できる(巡回するシフト量のみメモリに記述すればよい)。さらに、各グループのデータに対して、収集規則に従って各データが新たなブロックに収集される。収集規則は次の通りである。

- c) 各グループの転置されたデータに対して分配規則とまったく逆の規則で各ブロックに収集した上で、左巡回シフトを施す。

例えばデータ分配部でブロック1の3番目のデータをグループ2の1番目に分配しているのに対し、分配部と逆の手順でグループ2の1番目に転置されたデータをブロック1の3番目のデータに配置するといった操作を全データに対した後に1だけこれを左に巡回シフトする(例えばブロック1の3番目に配置されたデータはブロック1の2番目に、ブロック2の1番目のデータはブロック1の9番目にブロック1の1番目のデータはブロック3の9番目というようにである。)。なお収集

規則は

d) 各グループをそのまま新たなブロックとみなす。

ものとしてもよくこのばあい結合部では各ブロック(つまり各グループ)のデータを順次結合する。つまりグループ1の1~8の位置のデータの次にグループ2の1~8の位置のデータを結合するということのようにである。

最後に各ブロックのデータは結合される。

・テーブル容量

データ長N、ブロック長L、ブロック数m、グループ数k、グループ長はそれぞれQj(すなわち $Q_j (1 \leq j \leq k, N = \sum Q_j)$)個ずつk個のグループに分配する)として必要なメモリは

$$M = L * [\log k] + k * [\log L] + \sum_{j=1}^k Q_j * [\log Q_j] \quad (\text{ビット}) \quad (8)$$

となる。内訳はデータ分配規則格納用テーブルの容量は各ブロックのデータがどのグループに分配するかのみを規定すれば良いから

(k, L, Qjは \sqrt{N} 程度にできる)

必要とする。この生成時間は従来例2程度と見積られる。

・安全性

本構成によるデータの転置装置では元のデータ系列の各データを各グループにランダムに分配するため各グループ毎に解読を行っても元のデータ系列の1部分は復元できない。すなわち転置規則の解読を各グループ毎に独立には行えない。このため解読は本構成によってとり得るすべての転置規則について施さねばならない。従ってこの値を十分に大きく設定することで(例えば 10^{10} 以上)解読を不可能にできる。

具体例では実現可能な転置規則数は

$$k! * (Q!)^k \quad (12)$$

である。

発明の効果

以上の説明から明らかなように本発明は、データをグループに分配し、各グループで転置するという手段により、安全性の高いデータの転置を

$$L * [\log k] \quad (\text{ビット}) \quad (9)$$

である。また各グループの転置テーブルに必要なメモリ容量は、

$$Q_j * [\log Q_j] \quad (\text{ビット}) \quad (10)$$

である。さらに結合規則としては、各グループのデータがどのブロックに収集するかのみを規定すれば良いから

$$k * [\log L] \quad (\text{ビット}) \quad (11)$$

となる。なお第8図の例では、 $M = 42$ ビットとなる。また $N = 84$ 、 $m = L = k = Q_j (1 \leq j \leq 8) = 8$ とすれば、 $M = 240$ ビットとなり、従来例1と比較して82%のメモリ容量となる。また従来例2と同程度となる(24ビット(収集規則メモリの容量分)増加する)。

・テーブルの生成

必要とする。この生成時間は従来例2と同程度と見積られる。この転置装置では

大きさLのテーブル1個

大きさ $Q_j (1 \leq j \leq k)$ のテーブル

大きさkのテーブル1個

実現している。さらに、転置テーブルが容易に生成できるため、頻ばんに転置規則を変化させることが可能となる。またメモリ容量も従来例2程度にすることができる。

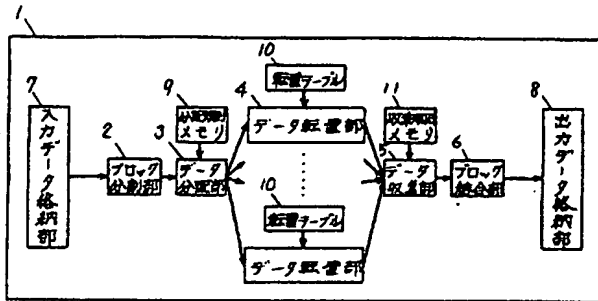
4. 図面の簡単な説明

第1図は本発明によるデータ転置装置の実施例を示す構成図、第2図は同実施例における動作説明図、第3図は従来例1の転置装置を示す構成図、第4図は従来例1の動作説明図、第5図は従来例2の転置装置を示す構成図、第6図は従来例2の動作説明図である。

1...データ転置装置、2...ブロック分割部、3...データ分配部、4...データ転置部、5...データ収集部、6...データ結合部、7...入力データ格納部、8...出力データ格納部、9...データ分配規則を格納するメモリ、10...データ転置テーブルを格納するメモリ、11...データ結合規則を格納するメモリ。

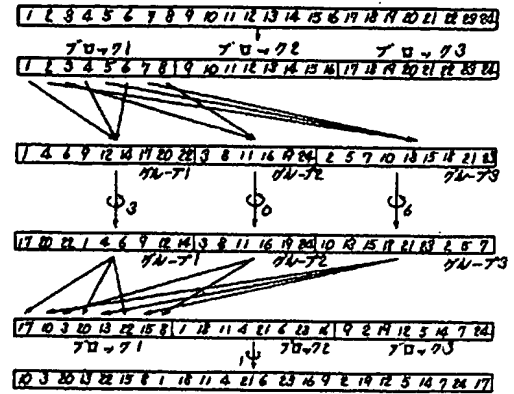
代理人の氏名 弁理士 栗野重孝 ほか1名

第 1 図



第 2 図

(a)



(b)

アドレス	メモリ
1	1
2	3
3	2
4	1
5	3
6	1
7	3
8	2

(c)

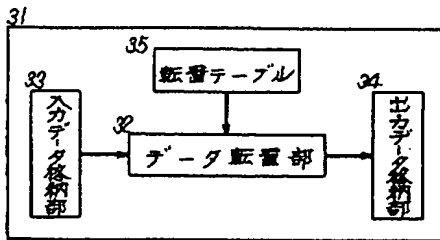
アドレス	メモリ
1	4
2	5
3	6
4	7
5	8
6	9
7	1
8	2
9	3

アドレス	メモリ
1	1
2	2
3	3
4	4
5	5
6	6

アドレス	メモリ
1	7
2	8
3	9
4	1
5	2
6	3
7	4
8	5
9	6

第 3 図

(a)



(b)

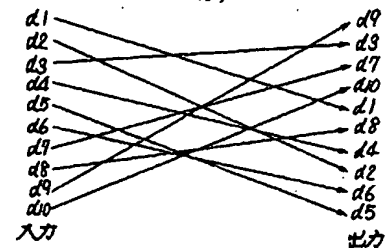
アドレス	メモリ
1	P ₁
2	P ₂
...	...
i	P _i
...	...
N	P _N

第 4 図

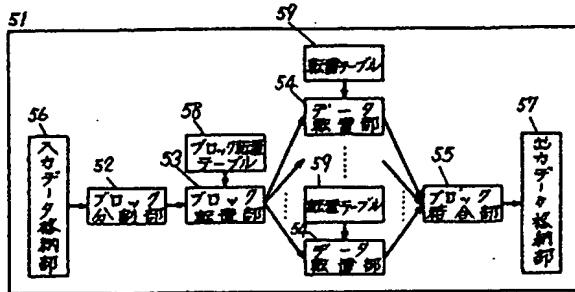
(a)

アドレス	メモリ
1	5
2	8
3	2
4	7
5	10
6	9
7	3
8	6
9	1
10	4

(b)



第 5 図



第 6 図

(a)

